



POLITÉCNICA



UNIVERSIDAD POLITÉCNICA DE MADRID
ESCUELA UNIVERSITARIA DE INFORMÁTICA
Campus Sur. Ctra. de Valencia km. 7
28031 Madrid

GRADUADO EN INGENIERÍA DE COMPUTADORES - FICHA TÉCNICA

DATOS DESCRIPTIVOS

ASIGNATURA:	Procesamiento Paralelo		
Nombre en inglés:	Parallel Processing		
MATERIA:	Algorítmica y complejidad		
Créditos Europeos:	6	Código UPM	
CARÁCTER:	Optativa		
TITULACIÓN:	Graduado en Ingeniería de Computadores		
CURSO:	4º		
ESPECIALIDAD:			
DEPARTAMENTO:	Departamento de Informática Aplicada		

PERIODO IMPARTICIÓN:	Septiembre – Enero	Febrero -- Junio	
	X		
IDIOMA IMPARTICIÓN:	Sólo Castellano	Sólo Ingles	Ambos
	X		

CONOCIMIENTOS PREVIOS REQUERIDOS PARA PODER SEGUIR CON NORMALIDAD LA ASIGNATURA

ASIGNATURAS SUPERADAS:	
OTROS RESULTADOS DE APRENDIZAJE NECESARIOS	Se requieren conocimientos de programación secuencial y nociones básicas de arquitectura de computadores y redes.

OBJETIVOS DE APRENDIZAJE

COMPETENCIAS Y NIVEL ASIGNADAS A LA ASIGNATURA		
CÓDIGO	COMPETENCIA	NIVEL
GENERALES UPM		
G1	Comunicación oral y escrita	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input checked="" type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
G2	Creatividad	<input type="checkbox"/> 5 <input checked="" type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
G3	Liderazgo de equipos	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
G4	Organización y planificación	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
G5	Respeto por el medioambiente	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
G6	Uso de lengua inglesa	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
G7	Uso de las tecnologías de la información y las comunicaciones	<input type="checkbox"/> 5 <input checked="" type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
GENERALES DEL TITULO		
G8	Trabajo en equipo	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input checked="" type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
G9	Aprendizaje autónomo	<input checked="" type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
G10	Capacidad de análisis y síntesis	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input checked="" type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
G11	Iniciativa y capacidad emprendedora	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
G12	Motivación por la calidad y mejora continua	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
G13	Razonamiento crítico	<input type="checkbox"/> 5 <input checked="" type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
G14	Resolución de problemas	<input type="checkbox"/> 5 <input checked="" type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
G15	Toma de decisiones	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
G16	Trabajo en un contexto internacional	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
COMPETENCIAS COMUNES A LA RAMA DE INFORMÁTICA ASIGNADAS A LA ASIGNATURA		
II	Capacidad para la resolución de los problemas matemáticos que puedan plantarse en la ingeniería. Aptitud para aplicar los conocimientos sobre: álgebra, cálculo diferencial e integral i métodos numéricos; estadística y optimización	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1

COMPETENCIAS Y NIVEL ASIGNADAS A LA ASIGNATURA		
CÓDIGO	COMPETENCIA	NIVEL
I2	Capacidad para comprender y dominar los fundamentos físicos y tecnológicos de la informática: electromagnetismo, ondas, teoría de circuitos, electrónica y fotónica y su aplicación para la resolución de problemas propios de la ingeniería	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I3	Capacidad para comprender y dominar los conceptos básicos de matemática discreta, lógica, algorítmica y complejidad computacional, y su aplicación para el tratamiento automático de la información por medio de sistemas computacionales y su aplicación para la resolución de problemas propios de la ingeniería	<input type="checkbox"/> 5 <input checked="" type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I4	Conocimiento de los fundamentos del uso y programación de los computadores, los sistemas operativos, las bases de datos y, en general, los programas informáticos con aplicación en ingeniería	<input type="checkbox"/> 5 <input checked="" type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I5	Conocimiento de la estructura, funcionamiento e interconexión de los sistemas informáticos, así como los fundamentos de su programación	<input type="checkbox"/> 5 <input checked="" type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I6	Conocimiento adecuado del concepto de empresa y su marco institucional y jurídico, así como los aspectos básicos de organización y gestión de empresa	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I7	Capacidad para diseñar, desarrollar, seleccionar y evaluar aplicaciones y sistemas informáticos, asegurando su fiabilidad, seguridad y calidad, conforme a principios éticos y a la legislación y normativa vigente	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I8	Capacidad para planificar, concebir, desplegar y dirigir proyectos, servicios y sistemas informáticos en todos los ámbitos, liderando su puesta en marcha y su mejora continua y valorando su impacto económico y social	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I9	Capacidad para comprender la importancia de la negociación, los hábitos de trabajo efectivos, el liderazgo y las habilidades de comunicación en todos los entornos de desarrollo de software	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I10	Capacidad para elaborar el pliego de condiciones técnicas de una instalación informática que cumpla los estándares y normativas vigentes	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I11	Conocimiento, administración y mantenimiento sistemas, servicios y aplicaciones informáticas	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1

COMPETENCIAS Y NIVEL ASIGNADAS A LA ASIGNATURA		
CÓDIGO	COMPETENCIA	NIVEL
I12	Conocimiento y aplicación de los procedimientos algorítmicos básicos de las tecnologías informáticas para diseñar soluciones a problemas, analizando la idoneidad y complejidad de los algoritmos propuestos	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input checked="" type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I13	Conocimiento, diseño y utilización de forma eficiente los tipos y estructuras de datos más adecuados a la resolución de un problema	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input checked="" type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I14	Capacidad para analizar, diseñar, construir y mantener aplicaciones de forma robusta, segura y eficiente, eligiendo el paradigma y los lenguajes de programación más adecuados	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I15	Capacidad de conocer, comprender y evaluar la estructura y arquitectura de los computadores, así como los componentes básicos que los conforman	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I16	Conocimiento de las características, funcionalidades y estructura de los Sistemas Operativos y diseñar e implementar aplicaciones basadas en sus servicios	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I17	Conocimiento y aplicación de las características, funcionalidades y estructura de los Sistemas Distribuidos, las Redes de Computadores e Internet y diseñar e implementar aplicaciones basadas en ellas	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I18	Conocimiento y aplicación de las características, funcionalidades y estructura de las bases de datos, que permitan su adecuado uso, y el diseño y el análisis e implementación de aplicaciones basadas en ellos	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I19	Conocimiento y aplicación de las herramientas necesarias para el almacenamiento, procesamiento y acceso a los Sistemas de información, incluidos los basados en Web	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I20	Conocimiento y aplicación de los principios fundamentales y técnicas básicas de la programación paralela, concurrente, distribuida y de tiempo real	<input checked="" type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I21	Conocimiento y aplicación de los principios fundamentales y técnicas básicas de los sistemas inteligentes y su aplicación práctica	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I22	Conocimiento y aplicación de los principios, metodologías y ciclos de vida de la ingeniería de software	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
I23	Capacidad para diseñar y evaluar interfaces persona computador que garanticen la accesibilidad y usabilidad a los sistemas, servicios y aplicaciones informáticas	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1

COMPETENCIAS Y NIVEL ASIGNADAS A LA ASIGNATURA		
CÓDIGO	COMPETENCIA	NIVEL
I24	Conocimiento de la normativa y la regulación de la informática en los ámbitos nacional, europeo e internacional	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
COMPETENCIAS ESPECÍFICAS DE INGENIERÍA DE COMPUTADORES ASIGNADAS A LA ASIGNATURA		
E1	Capacidad de diseñar y construir sistemas digitales, incluyendo computadores, sistemas basados en microprocesador y sistemas de comunicaciones	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
E2	Capacidad de desarrollar procesadores específicos y sistemas empotrados, así como desarrollar y optimizar el software de dichos sistemas	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
E3	Capacidad de analizar y evaluar arquitecturas de computadores, incluyendo plataformas paralelas y distribuidas, así como desarrollar y optimizar software de para las mismas	<input checked="" type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
E4	Capacidad de diseñar e implementar software de sistema y de comunicaciones	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
E5	Capacidad de analizar, evaluar y seleccionar las plataformas hardware y software más adecuadas para el soporte de aplicaciones empotradas y de tiempo real	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
E6	Capacidad para comprender, aplicar y gestionar la garantía y seguridad de los sistemas informáticos	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
E7	Capacidad para analizar, evaluar, seleccionar y configurar plataformas hardware para el desarrollo y ejecución de aplicaciones y servicios informáticos	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1
E8	Capacidad para diseñar, desplegar, administrar y gestionar redes de computadores	<input type="checkbox"/> 5 <input type="checkbox"/> 4 <input type="checkbox"/> 3 <input type="checkbox"/> 2 <input type="checkbox"/> 1

CÓDIGO	RESULTADOS DE APRENDIZAJE DE LA ASIGNATURA
RA1	Identifica técnicas de paralelismo adecuadas para paralelizar una aplicación
RA2	Analiza una aplicación paralela desde una perspectiva escalable
RA3	Desarrolla una aplicación paralela en un entorno multinúcleo, tanto con memoria común como utilizando paso de mensajes
RA4	Identifica los aspectos hardware que pueden afectar al rendimiento de una aplicación paralela
RA5	Maneja adecuadamente un depurador de alto nivel para poner a punto una aplicación paralela

CONTENIDOS Y ACTIVIDADES DE APRENDIZAJE

CONTENIDOS ESPECÍFICOS (TEMARIO)	
TEMA	APARTADOS
Tema 1	Computadores paralelos
Tema 2	Programación basada en paso de mensajes
Tema 3	Computación compulsivamente paralela
Tema 4	Divide y vencerás
Tema 5	Técnica de Pipeline
Tema 6	Computación síncrona
Tema 7	Equilibrado de carga y detección de terminación
Tema 8	Programación basada en memoria común
Tema 9	Algoritmos y aplicaciones

BREVE DESCRIPCIÓN DE LAS MODALIDADES ORGANIZATIVAS UTILIZADAS Y MÉTODOS DE ENSEÑANZAS EMPLEADOS

CLASES DE TEORÍA	Clase Magistral
CLASES PROBLEMAS	Aprendizaje basado en problemas
PRÁCTICAS	Desarrollo de prácticas en grupos de dos en el laboratorio
TRABAJOS AUTÓNOMOS	N/A
TRABAJOS EN GRUPOS	Preparación de una presentación de un artículo relevante sobre la materia
TUTORÍAS	Individuales

RECURSOS DIDÁCTICOS

RECURSOS DIDÁCTICOS	
BIBLIOGRAFÍA	Parallel Programming. Techniques and Applications Using Networked Workstations and Parallel Computers”, 2ª Edición. Barry Wilkinson & Michael Allen. Prentice-Hall, 2005-1999
	Parallel Programming in C with MPI and OpenMP. Michael J. Quinn. McGraw-Hill, 2003.
RECURSOS WEB	http://www.dia.eui.upm.es
EQUIPAMIENTO	Aula de la EUI con cañón de luz conectado a PC en la mesa del profesor y sistema de audio inalámbrico. Pizarra clásica.
	Laboratorio con cluster de 8 PC's tetraprocesador para la realización de las prácticas.

SISTEMA DE EVALUACIÓN DE LA ASIGNATURA

EVALUACIÓN		
REF	INDICADOR DE LOGRO	Relacionado con RA
T1	Que el alumno comprenda la necesidad de disponer de muchos núcleos para determinadas aplicaciones	RA2
T2	Que el alumno comprenda la necesidad de paralelizar para sacar rendimiento a los procesadores actuales	RA2
T3	Que el alumno comprenda la importancia de la red en un entorno multicomputador	RA4
T4	Que el alumno conozca los límites a la programación paralela y la dificultad de hacer programas paralelos eficientes y escalables	RA2,RA4
T5	Que el alumno sepa interpretar los resultados de aceleración y eficiencia obtenidos al paralelizar una aplicación	RA2
T6	Que el alumno conozca y sepa aplicar distintas técnicas básicas de programación paralela para dividir una aplicación en partes que puedan ser ejecutadas en paralelo	RA1,RA3
T7	Que el alumno conozca qué técnicas aplicar, tanto estáticas como dinámicas, para el reparto de carga entre procesos	RA1,RA3
T8	Que el alumno conozca y resuelva adecuadamente el problema de la terminación ordenada de procesos cooperantes	RA1,RA3

EVALUACIÓN		
REF	INDICADOR DE LOGRO	Relacionado con RA
T9	Que el alumno sea capaz de implantar un algoritmo paralelo utilizando el paradigma de paso de mensajes	RA1,RA3
T10	Que el alumno sea capaz de implantar un algoritmo paralelo utilizando el paradigma de memoria común	RA1,RA3
T11	Que el alumno sea capaz de utilizar herramientas de depuración en computadores paralelos	RA5
T12	Que el alumno adquiera destreza en la programación paralela aplicada a la ordenación de elementos	RA1

DESCRIPCIÓN GENERAL DE LAS ACTIVIDADES QUE SE EVALÚAN Y DE LOS CRITERIOS DE CALIFICACIÓN
Evaluación de 3 pruebas de tipo test (descuentan las respuestas erróneas)
Evaluación de actividades prácticas (deben funcionar correctamente)
Evaluación de la exposición en el aula de un artículo relevante sobre la materia impartida (aspecto de las transparencias, claridad expositiva y capacidad de síntesis)

DESCRIPCIÓN DE LAS ACTIVIDADES QUE SE EVALÚAN Y DE LOS CRITERIOS DE CALIFICACIÓN CON EVALUACIÓN MEDIANTE SOLO PRUEBA FINAL
El día del examen se presentarán las prácticas (las mismas realizadas durante el periodo lectivo) calificándose hasta un máximo de 4 puntos de la nota final teniendo que mostrar su correcto funcionamiento y responder a las preguntas que se estime pertinente. Se requiere un mínimo de 2 puntos para poder aprobar.
Evaluación global de la asignatura mediante un examen final calificándose hasta un máximo de 6 puntos de la nota final. Se requiere un mínimo de 2,5 puntos para poder aprobar.